



**UNIVERSITAS NEGERI YOGYAKARTA**  
**SARJANA TERAPAN TEKNIK ELEKTRONIKA**

Jalan Colombo Nomor 1 Yogyakarta 55281

Telepon: (0274) 586168 Pesawat 216, 289, 292; Fax. (0274) 586734

Laman: [ft.uny.ac.id](http://ft.uny.ac.id), E-mail: [humas\\_ft@uny.ac.id](mailto:humas_ft@uny.ac.id)

---

---

### Rencana Pembelajaran Semester

---

---

Nama Mata Kuliah	: Rangkaian Listrik
Kode Mata Kuliah	: DKA6201
Bobot Mata Kuliah	: 2 SKS
Mata Kuliah Prasyarat	: -
Semester	: 1
Dosen Pengajar	: Ir. Ardy Seto Priambodo, S.T., M.Eng.
Bahasa Pengantar	: Bahasa Indonesia
Deksripsi Mata Kuliah	: Mata kuliah Rangkaian Listrik membahas tentang Konsep dasar rangkaian dan analisisnya, Hukum dasar rangkaian yang meliputi Hukum Ohm dan Kirchoff, Metoda analisis node dan mesh, Teori rangkaian yang meliputi teorema superposisi, rangkaian ekuivalen thevenin dan Norton, serta transfer daya maksimum. Topik pembahasan berikutnya adalah prinsip kerja Kapasitor dan induktor, Rangkaian dengan resistor atau induktor (orde satu), serta Rangkaian dengan resistor, kapasitor dan induktor (orde dua) baik seri maupun paralel.
Capaian Pembelajaran Mata Kuliah	: (CPMK1) Menguasai konsep dalam rangkaian listrik dan analisisnya untuk analisis dan perancangan sistem bidang teknologi elektronika (CPMK2) Mampu mendeskripsikan prosedur penyelesaian rangkaian listrik dan analisisnya dalam bidang teknologi elektronika (CPMK3) Mampu menerapkan pemikiran logis, kritis, sistematis, dan inovatif dalam materi rangkaian listrik dan analisisnya untuk konteks pengembangan atau implementasi ilmu pengetahuan dan teknologi yang memperhatikan dan menerapkan nilai humaniora yang sesuai dengan bidang keahliannya (CPMK4) Menunjukkan sikap bertanggungjawab atas pekerjaan di bidang keahliannya secara mandiri dalam materi rangkaian listrik dan analisisnya
Bahan Kajian & Waktu Pelaksanaan	: 1) Konsep dasar rangkaian (1x Pertemuan) 2) Hukum dasar rangkaian (2x Pertemuan) 3) Analisis rangkaian (3x Pertemuan) 4) Teori rangkaian (3x Pertemuan) 5) Kapasitor dan inductor (2x Pertemuan) 6) Rangkaian orde satu (1x Pertemuan) 7) Rangkaian orde dua (1x Pertemuan)
Metode Pengajaran	: 1) Ceramah 2) Tanya Jawab / Diskusi 3) Simulasi
Penilaian	: 1) Latihan di Kelas (10 %) 2) Tugas (20 %) 3) Ujian Tengah Semester (25%) 4) Ujian Akhir Semester (35%)
Pustaka	: [1] Pujiono, Rangkaian Listrik, Graha Ilmu, 2007 [2] CK Alexander and MNO Sadiku, Fundamental of Electric Circuit, McGraw Hill, 8th Edition, 2013. [3] WH Hayt, JE Kemmerly, and SM Durbin, Engineering Circuit Analysis, McGraw Hill, 8th Edition, 2007

---

---

Peta Hubungan CPMK dan CPL

	CPL1	CPL2	CPL3	CPL4	CPL5	CPL6	CPL7
--	------	------	------	------	------	------	------

CPMK1			✓	✓			
CPMK2				✓		✓	
CPMK3							✓
CPMK4	✓						

Mengetahui,  
Ketua Jurusan Pendidikan  
Teknik Elektronika dan Informatika



Handaru Jati, ST., M.M., M.T., Ph.D.  
NIP. 197405111999031002

Disahkan oleh,  
Koordinator Program Studi  
Sarjana Terapan Teknik Elektronika



Dr. Aris Nasuha, S.Si., M.T.  
NIP. 196906151994031002