



UNIVERSITAS NEGERI YOGYAKARTA

SARJANA TERAPAN TEKNIK ELEKTRONIKA

Jalan Colombo Nomor 1 Yogyakarta 55281

Telepon: (0274) 586168 Pesawat 216, 289, 292; Fax. (0274) 586734

Laman: ft.uny.ac.id, E-mail: humas_ft@uny.ac.id


Rencana Pembelajaran Semester

Nama Mata Kuliah	: Praktikum Elektronika Analog
Kode Mata Kuliah	: DKA6204
Bobot Mata Kuliah	: 2 SKS
Mata Kuliah Prasyarat	: -
Semester	: 1
Dosen Pengajar	: Dr. Aris Nasuha, S.Si., M.T. / Rizqi Aji Surya Putra, S.Pd., M.Pd.
Bahasa Pengantar	: Bahasa Indonesia
Dekripsi Mata Kuliah	: Mata kuliah Praktikum Elektronika Analog meliputi pengujian dan aplikasi dioda sebagai penyearah, <i>clipping</i> , <i>clamping</i> , pengganda tegangan. Praktikum transistor pemanfaatan transistor sebagai penguat, pengukuran unjuk kerja, aplikasi FET sebagai penguat dan pengukuran unjuk kerjanya, pemanfaatan SCR sebagai pengendali daya tegangan DC dengan triger rangkaian relaksasi dengan UJT, Penggunaan Op Amp sebagai penguat inverting, non-inverting dan summing.
Capaian Pembelajaran Mata Kuliah	: (CPMK1) Menguasai konsep berbagai macam rangkaian dalam elektronika analog dengan benar (CPMK2) Mampu menyusun rangkaian <i>rectifier</i> , <i>filter</i> , <i>DC voltage source</i> , <i>voltage stabilizer</i> , <i>amplifier</i> , <i>multilevel amplifiers</i> , <i>darlington circuit</i> , <i>Op-Amp</i> , <i>signal generator</i> , dan <i>control circuit</i> dengan benar (CPMK3) Mampu menerapkan keahlian elektronika analog ke dalam sebuah proyek akhir semester (CPMK4) Mampu menyajikan hasil karya proyek akhir semester dalam bentuk dokumen laporan dan presentasi
Bahan Kajian & Waktu Pelaksanaan	: 1) Karakteristik dioda, <i>rectifier</i> , dan filter (1x Pertemuan) 2) Diode Zener (1x Pertemuan) 3) Kestabilan transistor (1x Pertemuan) 4) Penguat transistor (1x Pertemuan) 5) Penguat bertingkat (1x Pertemuan) 6) Field Effect Transistor (FET) (1x Pertemuan) 7) Different boosters (1x Pertemuan) 8) Darlington circuits (1x Pertemuan) 9) Operational amplifier (1x Pertemuan) 10) Uni Junction Transistor (1x Pertemuan) 11) Thyristor (1x Pertemuan) 12) Proyek Akhir Semester (4x Pertemuan)
Metode Pengajaran	: 1) Praktikum 2) Presentasi 3) Tanya Jawab / Diskusi
Penilaian	: 1) Kuis (20 %) 2) Kemampuan Praktek (25 %) 3) Laporan (25%) 4) Presentasi (30%)
Pustaka	: [1] Robert Boylested and Louis Nasheky (1982). <i>Electronic Devices and Circuit Theory</i> . Seoul: United Publishing and Promotion Co. Ltd. [2] Suparman (2014). <i>Analog Electronics Labsheet 1</i> . Yogyakarta: UNY.

Peta Hubungan CPMK dan CPL

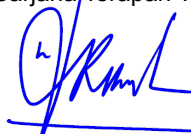
	CPL1	CPL2	CPL3	CPL4	CPL5	CPL6	CPL7
CPMK1			✓				
CPMK2				✓			
CPMK3					✓		✓
CPMK4						✓	✓

Mengetahui,
Ketua Jurusan Pendidikan
Teknik Elektronika dan Informatika



Handaru Jati, ST., M.M., M.T., Ph.D.
NIP. 197405111999031002

Disahkan oleh,
Koordinator Program Studi
Sarjana Terapan Teknik Elektronika



Dr. Aris Nasuha, S.Si., M.T.
NIP. 196906151994031002