



UNIVERSITAS NEGERI YOGYAKARTA
SARJANA TERAPAN TEKNIK ELEKTRONIKA

Jalan Colombo Nomor 1 Yogyakarta 55281

Telepon: (0274) 586168 Pesawat 216, 289, 292; Fax. (0274) 586734

Laman: ft.uny.ac.id, E-mail: humas_ft@uny.ac.id

Rencana Pembelajaran Semester

Nama Mata Kuliah	: Gambar Teknik
Kode Mata Kuliah	: DKA6205
Bobot Mata Kuliah	: 2 SKS
Mata Kuliah Prasyarat	: -
Semester	: 1
Dosen Pengajar	: Purno Tri Aji, M.Eng.
Bahasa Pengantar	: Bahasa Indonesia
Deksripsi Mata Kuliah	: Mata kuliah ini memberikan pengetahuan dan pengalaman kepada mahasiswa tentang gambar simbol komponen elektronika, gambar rangkaian dasar elektronika, tata letak (layout) komponen elektronika, gambar dan desain PCB, baik manual maupun dengan bantuan komputer.
Capaian Pembelajaran Mata Kuliah	: (CPMK1) Mahasiswa mampu menjelaskan cara menggambar simbol komponen elektronika, gambar rangkaian elektronika, tata letak (layout) komponen elektronika, menggambar dan mendesain PCB, baik manual maupun dengan bantuan komputer (software gambar) dengan baik dan benar (CPMK2) Mahasiswa mampu menggambar gambar elektronika, mulai gambar simbol komponen elektronika, gambar rangkaian elektronika, tata letak (layout) komponen elektronika, hingga menggambar dan mendesain PCB, baik manual maupun dengan bantuan komputer (software gambar) dengan baik dan benar. (CPMK3) Mahasiswa memiliki sikap jujur, teliti, tekun, sabar, dan sungguh-sungguh dalam melaksanakan praktik/pekerjaan menggambar.
Topik Pembelajaran	: 1) Dasar-dasar gambar teknik 2) Menggambar Etiket Gambar Teknik 3) Skala, Huruf dan Angka Standar 4) Menggambar Garis-Garis Standar dan Arsiran 5) Gambar Proyeksi 6) Menggambar Simbol Komponen Elektronika 7) Gambar Rangkaian-rangkaian Dasar Elektronika 8) Gambar dan Desain Tata Letak Komponen Elektronika
Metode Pengajaran	: 1) Ceramah 2) Tanya Jawab / Diskusi 3) Simulasi 4) Praktikum
Penilaian	: 1) Laporan Praktik (40%) 2) Tugas (20%) 3) Tugas Akhir (40%)
Pustaka	: [1] Jensen, CI dan Helsel, JD. 1985. Engineering Drawing and Design. Gregg Division McGraw-Hill Book Company. [2] Muhammad Munir. 2002. Diktat kuliah Gambar Teknik (untuk kalangan sendiri). Jur PT Elektronika FT UNY [3] Prabowo, P. dkk, 1989. 302 Rangkaian Elektronika. Jakarta: PT. Elex Media Komputindo

Peta Hubungan CPMK dan CPL

	CPL1	CPL2	CPL3	CPL4	CPL5	CPL6	CPL7
--	------	------	------	------	------	------	------

CPMK1			✓	✓			
CPMK2			✓	✓			
CPMK3		✓				✓	✓

Mengetahui,
Ketua Jurusan Pendidikan
Teknik Elektronika dan Informatika



Handaru Jati, ST., M.M., M.T., Ph.D.
NIP. 197405111999031002

Disahkan oleh,
Koordinator Program Studi
Sarjana Terapan Teknik Elektronika



Dr. Aris Nasuha, S.Si., M.T.
NIP. 196906151994031002