



UNIVERSITAS NEGERI YOGYAKARTA
SARJANA TERAPAN TEKNIK ELEKTRONIKA

Jalan Colombo Nomor 1 Yogyakarta 55281
 Telepon: (0274) 586168 Pesawat 216, 289, 292; Fax. (0274) 586734
 Laman: ft.uny.ac.id, E-mail: humas_ft@uny.ac.id

Rencana Pembelajaran Semester

Nama Mata Kuliah	: Workshop Elektronika
Kode Mata Kuliah	: DKA6207
Bobot Mata Kuliah	: 2 SKS
Mata Kuliah Prasyarat	: -
Semester	: 1
Dosen Pengajar	: Purno Tri Aji, M.Eng. / Ir. Ardy Seto Priambodo, S.T., M.Eng.
Bahasa Pengantar	: Bahasa Indonesia
Deksripsi Mata Kuliah	: Mata Kuliah ini mempelajari tentang dasar keselamatan kerja laboratorium elektronika, dasar teknologi mekanik, penggunaan alat manual tangam, alat semi otomatis, peralatan elektronika, perancangan sistem elektronika yang dimulai dari menentukan bahan, alat sampai finishing. Proses elektronik dimulai sejak prototype desain sampai fault finding and measurement guna memahami prinsip pekerjaan micro elektronika, termasuk memproduksi dan layouting PCB secara komprehenship.
Capaian Pembelajaran Mata Kuliah	: (CPMK1) Menerapkan pemikiran logis, kritis, sistematis, dan inovatif dalam konteks pengembangan atau implementasi ilmu pengetahuan dalam bidang elektronika. (CPMK2) Menerapkan prinsip keselamatan kerja dalam setiap pekerjaan yang bersentuhan dengan listrik, komponen dan bahan berbahaya lainnya (CPMK3) Mampu menerapkan teori-teori pendukung elektronika dan mekanis dalam suatu proyek elektronika
Bahan Kajian & Waktu Pelaksanaan	: 1) Dasar-dasar keselamatan kerja, tujuan keselamatan kerja, UU keselamatan kerja, (1x Pertemuan) 2) Pengantar peralatan (<i>tool/s</i>) elektronika (1x Pertemuan) 3) Pekerjaan mekanis di bengkel elektronika (3x Pertemuan) 4) Prinsip keselamatan kerja bengkel elektronika menggunakan peralatan mesin semi otomatis (1x Pertemuan) 5) Elektronika dasar (Soldering dan Desoldering) (3x Pertemuan) 6) Layouting PCB dan Assembly komponen elektronika (3x Pertemuan) 7) Elektronika Lanjut (Komponen SMD dan Modul/trainer) (2x Pertemuan) 8) Pengarahan Proyek Mandiri (2x Pertemuan)
Metode Pengajaran	: 1) Ceramah 2) Tanya Jawab/ Diskusi 3) Praktikum
Penilaian	: 1) Quiz (15%) 2) Tugas (15%) 3) Laporan (30%) 4) Tugas Akhir/ Ujian Responsi (40%)
Pustaka	: [1] J. M. Hughes, "Practical Electronics: Components and Techniques," O'Reilly Media, USA.2015 [2] K. Brindley, Starting electronics, 2nd ed. Oxford ; Boston: Newnes, 1999. [3] Teknologi Bengkel Elektronika, Direktorat Pendidikan Menengah Kejuruan, Depdiknas. 2003 [4] Pemrosesan Pcb, Direktorat Pendidikan Menengah Kejuruan, Depdiknas. 2003 [5] Menggambar Teknik Elektronika Dan Layout Pada Pcb, Direktorat Pendidikan Menengah Kejuruan, Depdiknas. 2003

Peta Hubungan CPMK dan CPL

	CPL1	CPL2	CPL3	CPL4	CPL5	CPL6	CPL7
CPMK1	✓	✓					
CPMK2			✓				
CPMK3				✓			✓

Mengetahui,

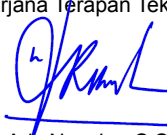
Disahkan oleh,

Ketua Jurusan Pendidikan
Teknik Elektronika dan Informatika



Handaru Jati, ST., M.M., M.T., Ph.D.
NIP. 197405111999031002

Koordinator Program Studi
Sarjana Terapan Teknik Elektronika



Dr. Aris Nasuha, S.Si., M.T.
NIP. 196906151994031002