



UNIVERSITAS NEGERI YOGYAKARTA
SARJANA TERAPAN TEKNIK ELEKTRONIKA

Jalan Colombo Nomor 1 Yogyakarta 55281

Telepon: (0274) 586168 Pesawat 216, 289, 292; Fax. (0274) 586734

Laman: ft.uny.ac.id, E-mail: humas_ft@uny.ac.id

Rencana Pembelajaran Semester

Nama Mata Kuliah	: Telemetri
Kode Mata Kuliah	: DKA6251
Bobot Mata Kuliah	: 2 SKS
Mata Kuliah Prasyarat	: Sistem Telekomunikasi
Semester	: 5
Dosen Pengajar	: Purno Tri Aji, M.Eng.
Bahasa Pengantar	: Bahasa Indonesia
Deksripsi Mata Kuliah	: Mata kuliah Telemetri membahas tentang dasar-dasar telemetri (pengertian, arsitektur, dan manfaat telemetri), macam-macam sensor dan transducer, akuisi data (ADC-DAC dan antarmuka), pengolah sinyal (prosesor), modulasi/demodulasi dan komunikasi data, perangkat transceiver, sistem transmisi analog dan digital (on-wire, wireless, dan optik), antena, dan sistem telemetri berbasis TCP/IP.
Capaian Pembelajaran Mata Kuliah	: (CPMK1) Menguasai konsep telemetri dan analisisnya untuk analisis dan perancangan sistem bidang teknologi elektronika (CPMK2) Mampu mendeskripsikan sistem akuisisi data dan sistem komunikasi data jarak jauh (CPMK3) Mampu menerapkan pemikiran logis, kritis, sistematis, dan inovatif dalam materi sistem telemetri dan analisisnya untuk konteks pengembangan atau implementasi ilmu pengetahuan dan teknologi yang memperhatikan dan menerapkan nilai humaniora yang sesuai dengan bidang keahliannya. (CPMK4) Menunjukkan sikap bertanggungjawab atas pekerjaan di bidang keahliannya secara mandiri dalam materi sistem telemetri dan analisisnya.
Bahan Kajian & Waktu Pelaksanaan	: 1) Konsep dasar sistem telemetri 2) Modulasi Analog 3) Sistem Komunikasi Digital 4) Pengkodean Kanal Sistem Telemetri 5) Antena dan Analisa Saluran 6) Sistem Penerimaan Sinyal 7) Sinkronisasi 8) Sistem Hibrid 9) Sistem Koreksi Kesalahan
Metode Pengajaran	: 1) Ceramah 2) Tanya Jawab / Diskusi 3) Simulasi
Penilaian	: 1) Latihan di Kelas (10 %) 2) Tugas (20 %) 3) Ujian Tengah Semester (25%) 4) Ujian Akhir Semester (35%)
Pustaka	: [1] Frank Carden , Telemetry Systems Design, Artech House [2] Bernard Sklar, Digital Communications, Fundamental and Applications, Prentice Hall [3] Simon Haykin, An Introduction to analog & Digital Communications, John Wiley & Sons

Peta Hubungan CPMK dan CPL

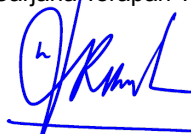
	CPL1	CPL2	CPL3	CPL4	CPL5	CPL6	CPL7
CPMK1			✓	✓			
CPMK2				✓		✓	
CPMK3							✓
CPMK4	✓						

Mengetahui,
Ketua Jurusan Pendidikan
Teknik Elektronika dan Informatika



Handaru Jati, ST., M.M., M.T., Ph.D.
NIP. 197405111999031002

Disahkan oleh,
Koordinator Program Studi
Sarjana Terapan Teknik Elektronika



Dr. Aris Nasuha, S.Si., M.T.
NIP. 196906151994031002